

A75-C2G4A12S1a 产品手册

基于凌思微方案 LE5010 带屏蔽盖, PCB 天线接口,约 16mW ,
2.4G BLE 模块



版本：Spec_A75-C2G4A12S1a _V2.1

日期：2021-11-12

状态：受控状态



基于凌思微方案 LE5010 带屏蔽盖, PCB 天线接口,约 16mW , 2.4G BLE 模块

一、产品概述

A75 系列是基于 LE5010, 工作在 2.4G ISM 频段的无线模块。支持 BLE5.0/5.1 标准和蓝牙 MESH。该系列模块 RF 信号最大功率约 +12dBm, 提供 2 种 RF 信号输出的版本: 板载天线、IPEX 连接器, 详见下文系列产品; 模块均采用 1.27mm 间距的半孔引脚的 SMD 封装, 重量轻, 体积小, 方便集成。本规格书描述模块的工作参数和使用注意事项, 方便用户将模块集成到产品中。模块引出芯片全部 IO, 用户可根据应用场景自行开发固件。



二、产品特征

- 基本特征
 - 程序内存:内部 512KB 闪存。
 - 数据内存:16KB 片上 SRAM。
 - 24MHz & 32.768 KHz 晶振和 RC 振荡器
 - 丰富的 I/O:
 - 最高可达 20 个 GPIO;
 - SPI;
 - I2C;
 - 嵌入式 32 位高性能单片机, 时钟高达 64MHz。
 - UART;
 - 调试接口;
 - 最多 6 通道的 PWM。
 - 传感器:
 - 12 位高精度 SAR ADC;
 - 温度传感器;
 - 一个正交解码器。
 - 硬件 AES

基于凌思微方案 LE5010 带屏蔽盖, PCB 天线接口,约 16mW , 2.4G BLE 模块

- 工作温度范围: -40°C ~ + 85°C;
- 支持 BLE 5.0/5.1
- 接收灵敏度 (芯片手册):
 - -105dBm@BLE 125kbps ;
 - 发射输出功率:+12dBm ;
 - 单脚天线接口 ;
 - RSSI 读取 ;
 - 灵活使用 BLE 广播信道和数据信道 , 抗干扰性能好。
- 电源管理特征
 - 电池监控 : 支持低电压检测
 - 供电电压 : 2V~3.6V
 - 功耗特性 :
 - 发射电流 : 75mA
 - 接收电流 : 8mA
 - 深度睡眠电流 : 2.0uA
- 小体积 , SMD 封装
 - A75-C2G4A12S1a 尺寸 25.65*16mm, 重 1.5g



立即购买 |



资料下载 |



产品详解

三、系列产品

模块型号	载波频率 (Hz)	芯片方案	封装	尺寸 (mm)	最大发射功率 (dBm)	通信距离 (m)	天线形式
A75-C2G4A12S1a	2.4G~2.4835G	LE5010	贴片	25.65 * 16	12	90	PCB
A75-C2G4A12S2a	2.4G~2.4835G	LE5010	贴片	19.65 * 16	12	110	IPEX

四、电气参数

条件：Tc = 25℃，VCC = 3.3V，信道(工作频率) = 37(2402MHz)，除非有特殊说明

参数	参数名称	说明	最小值	典型值	最大值	单位
电压配置	供电电压 ^[1]		2.0	3.3	3.6	VDC
	逻辑电压	数字 I/O，通信接口和各种功能引脚的电压范围	-0.3		VCC+0.3 ≤ 3.6	V
	V _{IL}	输入低电平，输入逻辑 0 的电压范围			0.5	V
	V _{IH}	输入高电平，输入逻辑 1 的电压范围	2.5			V
	V _{OL}	输出低电平输出逻辑 0 的电压范围			0.5	V
	V _{OH}	输出高电平，输出逻辑 1 的电压范围	2.4			V
电流消耗	发射电流 ^[2]			75		mA
	接收电流			8		mA
	休眠电流	仅终端设备可休眠		2.0		uA
射频参数	工作频段	可调，2MHz 步进，总计 40 个信道，起始于 2.402GHz	2.4		2.4835	GHz
	发射功率 ^[3]	功率范围可调		12	12	dBm
	接收灵敏度	接收灵敏度详见芯片手册		-105		dBm
	空中速率	数据速率		1M		bps
	调制指数	蓝牙 GFSK 调制的带宽效率	0.45	0.5	0.55	bit/s/Hz
工作环境	工作温度		-40		+85	℃
	工作湿度	相对湿度，无冷凝	10%		90%	
	存储温度		-40		+125	℃

备注：[1] 供电电压高于 3.6V，会导致模块损坏

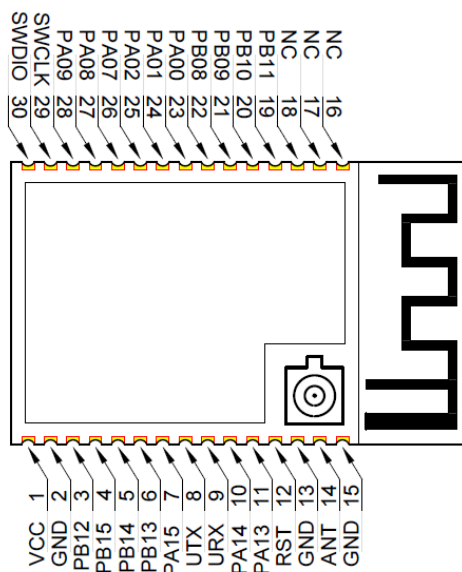
[2] 电源供电能力必须大于 100mA

[3] 发射功率等级对应的功率值仅供参考

[4] 高增益接收模式

五、硬件描述

5.1 引脚定义



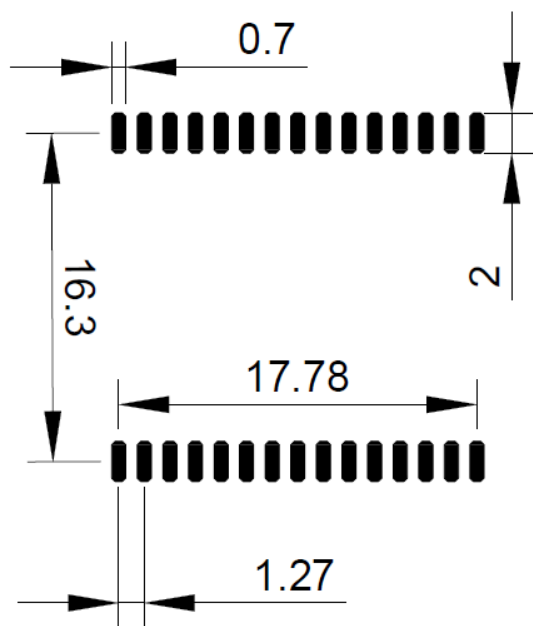
A75-C2G4A12S1a

硬件模块引脚对照表

引脚序号	引脚名称	类型	引脚用途
1	VCC	Power	模块供电脚，直流电源 2-3.6V DC, 推荐使用 3.3V 电压
2	GND	Power	模块供电电源地
3	PB12	I/O	GPIO /ADC 通道 0
4	PB15	I/O	GPIO /睡眠唤醒
5	PB14	I/O	GPIO /BOOT 控制
6	PB13	I/O	GPIO /ADC 通道 1
7	PA15	I/O	GPIO
8	UTX	I/O	串口 txd 引脚，芯片引脚 PB00
9	URX	I/O	串口 rxd 引脚，芯片引脚 PB01
10	PA14	I/O	GPIO
11	PA13	I/O	GPIO
12	RST	I	复位输出引脚
13、15	GND	-	RF 天线地
14,	ANT	I/O	ANT 引脚
16、17、18	NC	-	
19	PB11	I/O	GPIO /睡眠唤醒
20	PB10	I/O	GPIO

21	PB09	I/O	GPIO
22	PB08	I/O	GPIO
23	PA00	I/O	GPIO /ADC 通道 4/睡眠唤醒
24	PA01	I/O	GPIO /ADC 通道 5
25	PA02	I/O	GPIO /ADC 通道 6
26	PA07	I/O	GPIO /睡眠唤醒
27	PA12	I/O	GPIO
28	PA09	I/O	GPIO
29	SWCLK	I/O	GPIO PB06，调试时钟接口
30	SWDIO	I/O	GPIO PB05，调试数据接口

说明：详细引脚定义可参见 LE5010 数据表和用户指南



七、包装方式

7.1 静电袋包装



重要说明和免责声明

由于随着产品的硬件及软件的不断改进，此规格书可能会有所更改，最终应以最新版规格书为准。

使用本产品的用户需要到官方网站关注产品动态，以使用户及时获取到本产品的最新信息。

本规格书所用到的图片、图表均为说明本产品的功能，仅供参考。

本规格书中的测量数据均是我司在常温下测得的，仅供参考，具体请以实测为准。

成都泽耀科技有限公司保留对本规格书中的所有内容的最终解释权及修改权。